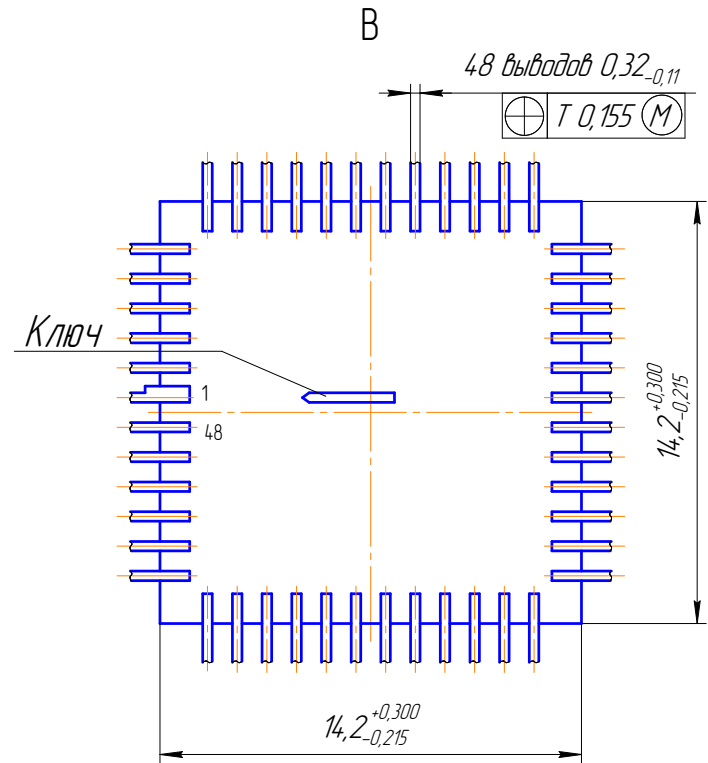
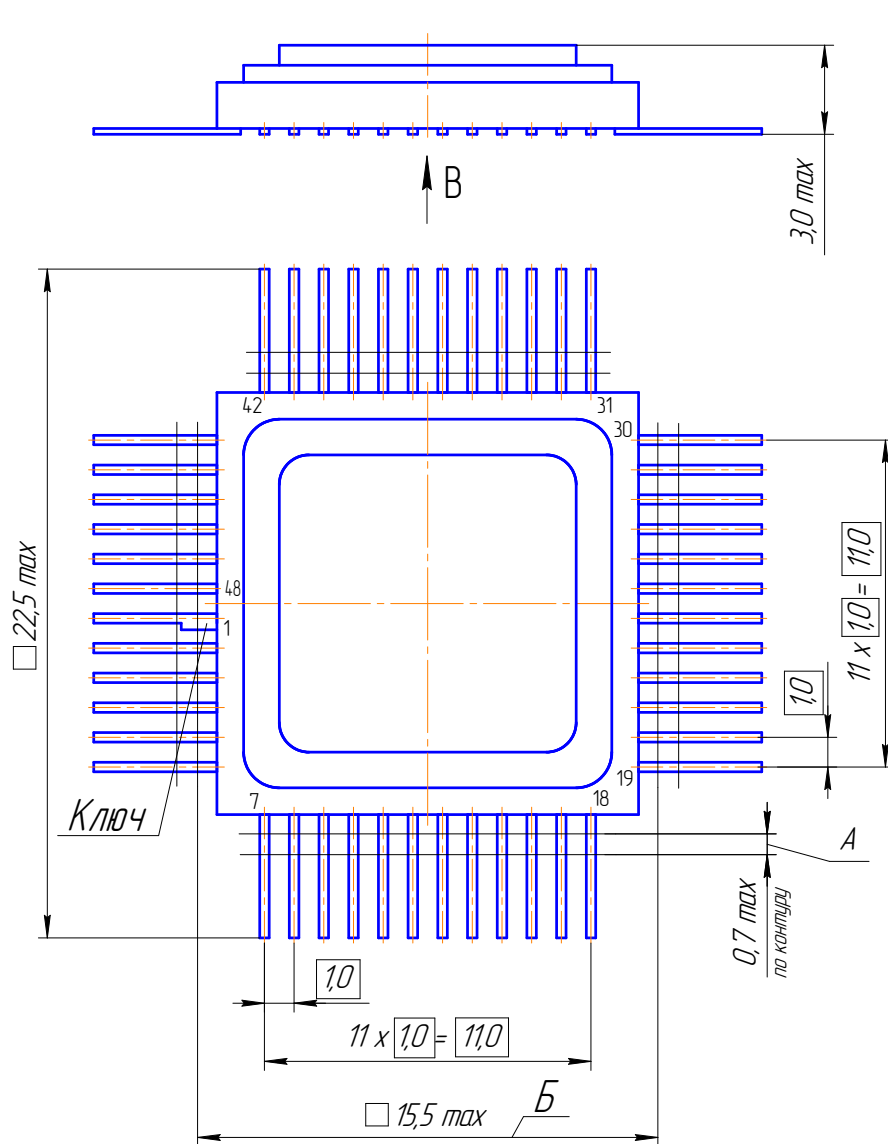


Микросхема интегральная в корпусах
 Н16.48-1В, Н16.48-1ВН, Н16.48-1ВНБ, Н16.48-2В, 5133.48-2
 Габаритный чертеж У80.073.266ГЧ



1. А – длина вывода, в пределах которой производится контроль смещения плоскостей симметрии выводов от номинального расположения.
2. Б – ширина зоны, которая включает действительную ширину микросхемы и неконтролируемую часть выводов.
3. Нумерация выводов показана условно.